

Workshop "System-on-a-chip in FPGA"

Când: 8-9 martie 2018, orele 9 – 16.

Unde: Departamentul de Măsurări și Electronică Optică
Sala 101, Etaj 1 – clădirea SPM



Susținut de: Prof. Dr. Flaviu Popp-Nowak
Professor of Electronics Systems, Department EFI,
Technische Hochschule Georg-Simon-Ohm Nürnberg

Teme:

- Folosirea interfeței dintre procesoarele ARM și logica programabilă integrată pe același chip;
- Configurarea procesoarelor ARM conectate la dispozitive periferice simple prin interfețe AXI4;
- Dezvoltarea de programe sub formă bare-metal și de aplicații sub Linux ;
- Simularea periferiei conectată la ARM cu modele de bus (Bus Functional Models);
- Dezvoltare de drivere Linux pentru periferia din FPGA.

Se va lucra cu următoarele pachete software: QuartusPrime 16.1, Modelsim și ARM DS-5

Plăcile SOCFPGA sunt asigurate de către dl. Prof.dr.ing. Flaviu Popp Novak.

Evenimentul are puncte comune cu un training introductiv tipic pentru platforma Intel/Altera Cyclone V (Placa Arrow SoCKIT)

Numărul de locuri este limitat.

Pentru detalii vă puteți adresa domnului **Ș.I. dr. ing. Raul Ionel**: raul.ionel@upt.ro